



FM5821产品概述

FM5821 是矽源特科技推出的一款微波雷达传感器 SOC 芯片，工作于 5.8GHz 频段并运用多普勒雷达算法来进行物体运动的识别。该款 SOC 芯片具备低功耗全集成的显著优点，相较于传统的雷达感应模块，兼备了性价比和良好的性能一致性的特点。芯片内置数字模块，在单一芯片上同时集成了微波收发信机、雷达中频放大电路等。通过标准 I2C 协议读写，可以让频率在固定的范围内灵活调节，并且增益的可控性能够有效避免同频干扰、物体误触等各类干扰问题，是目前市场上灯光照明客户青睐的一种智能感应方案。

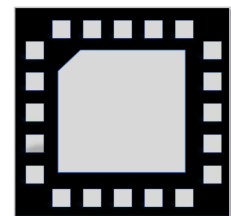
FM5821 作为矽源特科技的新生代射频 SOC 产品，采用超低功耗架构，可以让客户在辅助电源的选择上实现更多的可能性。芯片内部输出中频信号搭配外部 MCU，即形成完整的微波雷达传感器。该款 SOC 雷达传感器芯片可满足 I2C 协议标准，并已成功在智能照明、智能家居、智能控制等其他电子产品的领域实现设计方案。

FM5821主要特性

- 工作于 5.8G ISM 频段
- 基于多普勒效应的微波传感器
- 感应距离可根据需要灵活调整
- 采用成熟 CMOS 工艺，做到全集成超高性价比
- 芯片内置 LDO，能有效减少外部电源的干扰
- 小尺寸封装
QFN20 3x3x0.85 mm²
- 低功耗，整体电流约 14mA
- IF 信号输出，搭配自研智能感应算法

FM5821应用领域

- 智能照明
- 智能家居
- 家电控制
- 智能传感





FM5821典型应用图

FM5821 芯片的结构框架见图 1，首先芯片内部锁相环产生一个 5.8G 的射频微波信号，经过驱动级放大由发射天线发出，当射频微波信号遇到移动的物体，发射信号和反射信号会产生多普勒雷达效应，即它们之间有一定的频率差。这时反射信号通过接收天线，经过低噪声放大器放大和发射信号在混频器内进行混频，混频器经过处理得到一个中频信号，再经过低通滤波器过滤掉噪声，同时将中频信号进行放大。最后通过外置 MCU 进行数字处理输出高低电平，进而判断感应器周围是否存在移动的物体。

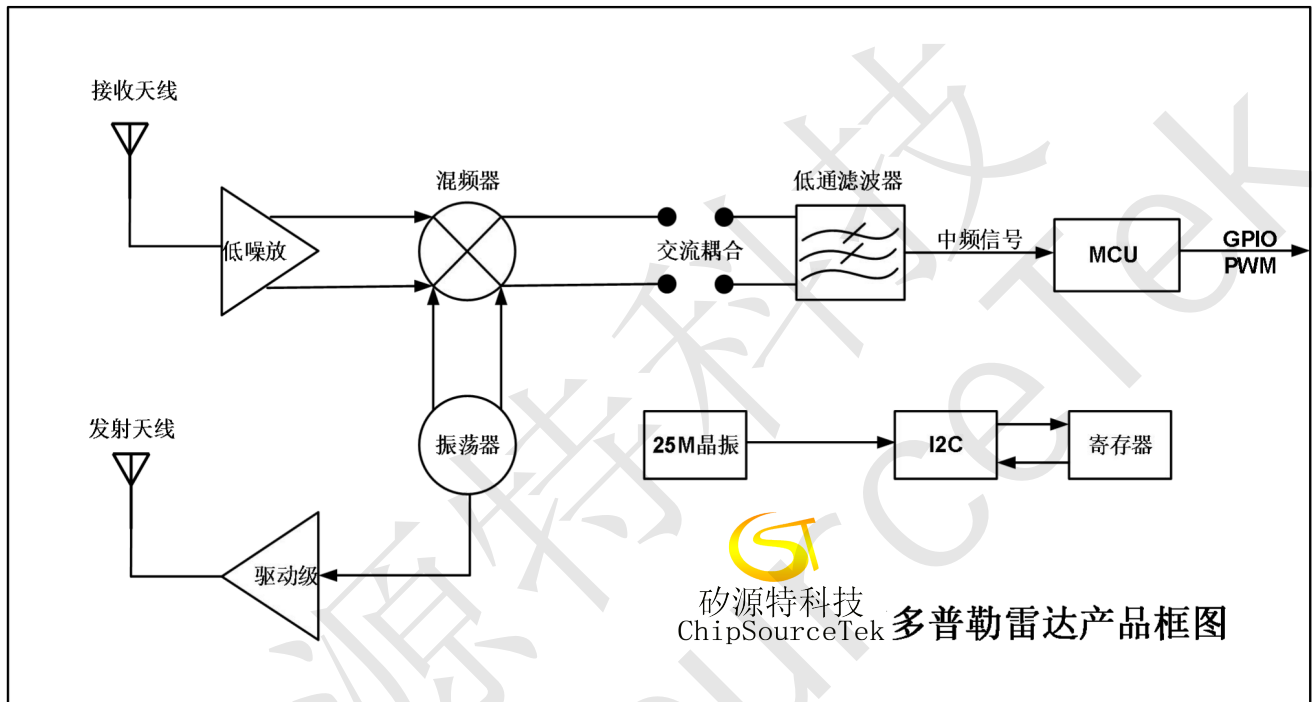


图 1 芯片应用图



FM5821极限工作条件

参数	指标范围			单位	测试条件
	最小值	典型值	最大值		
电源电压		3.3	3.6	V	
输出功率	-8	-6	-4	dBm	
储存温度	-40		+150	°C	
工作温度	-30		80	°C	
开启速度		25	30	us	

FM5821 ESD 特性

参数	指标			单位	测试条件
	最小值	典型值	最大值		
HBM	-1		1	kV	所有 pin 脚适用
CDM	-500		500	V	所有 pin 脚适用

FM5821推荐工作条件

参数	指标范围			单位	测试条件
	最小值	典型值	最大值		
电源电压		3.3	3.6	V	
工作电流	12	14	16	mA	
开启速度		25	30	µs	

FM5821接收特性

参数	指标			单位	测试条件
	最小值	典型值	最大值		
输入频率	5.725		5.875	GHz	
输入反射系数	-25	-15	-10	dB	
噪声系数	9	12	16	dB	including RF, analog and LPF in RX
接收链路增益	50	60	80	dB	



FM5821发射特性

参数	指标			单位	测试条件
	最小值	典型值	最大值		
最大输出功率	-4			dBm	
输出频率范围	5.725		5.875	GHz	
输出功率范围	-8	-6	-4	dBm	
中频频率范围	1		45	Hz	

FM5821产品命名规则

字符位	#1-2	#3-4	#5	#6
内容	FM	58	2	1
说明	公司缩写	工作频率	芯片版本代号	芯片版本代号

FM5821封装说明

图片名称	产品名称	封装类型	产品类型	版本
图 2	FM5821	QFN20_3X3	5.8G 1T1R 产品	A

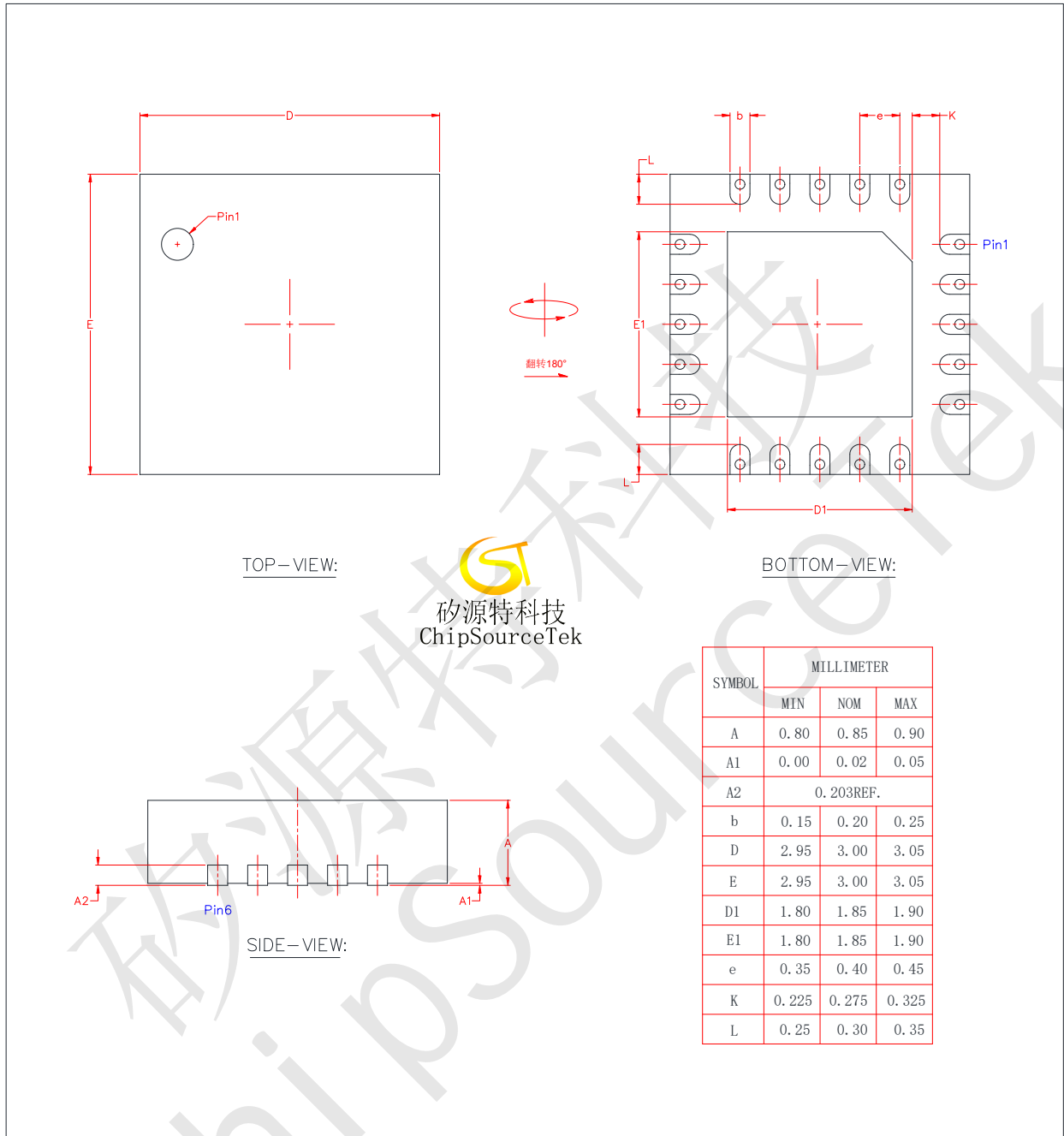


图 2 FM5821 封装尺寸说明 (QFN20_3x3)



FM5821 I²C 时序逻辑

FM5821支持快速I2C模式，最高位速率400kbit/S，MCU可以通过I2C直接配置或读取芯片的状态信息，其数据传输遵循图5所示的格式，在起始条件（S）后发送一个7位从机地址0X1A，紧接着第8位是数据方向位R/W，'0'表示发送（写），'1'表示请求数据（读），数据传输由主机产生的停止位（P）终止。

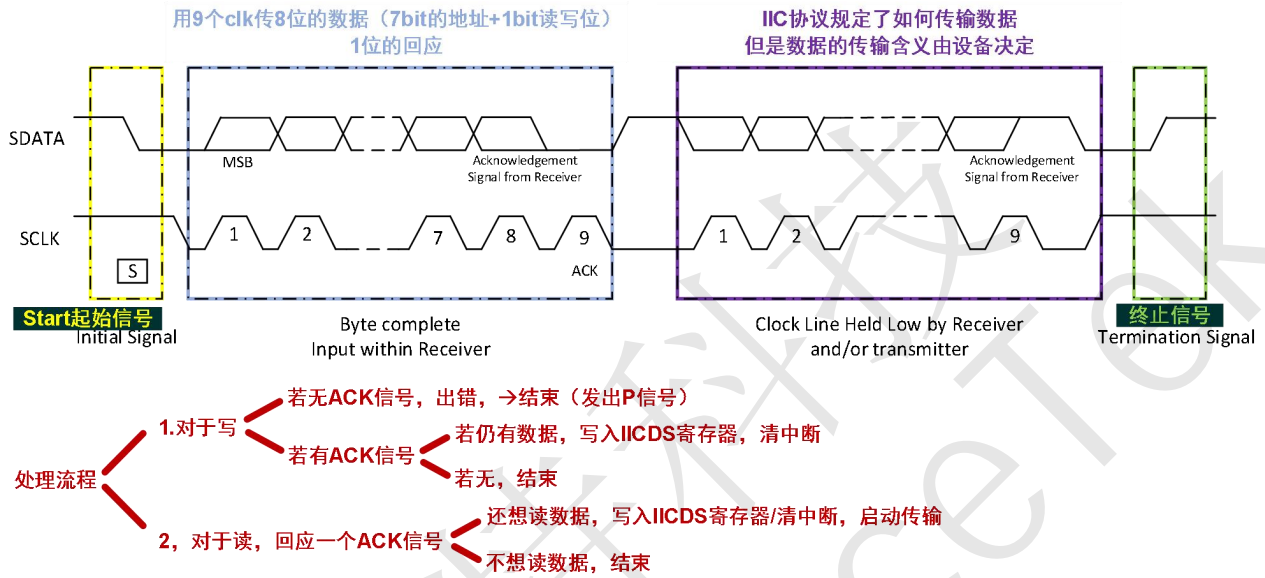


图5 I²C时序逻辑图



PIN 脚定义 (FM5821)

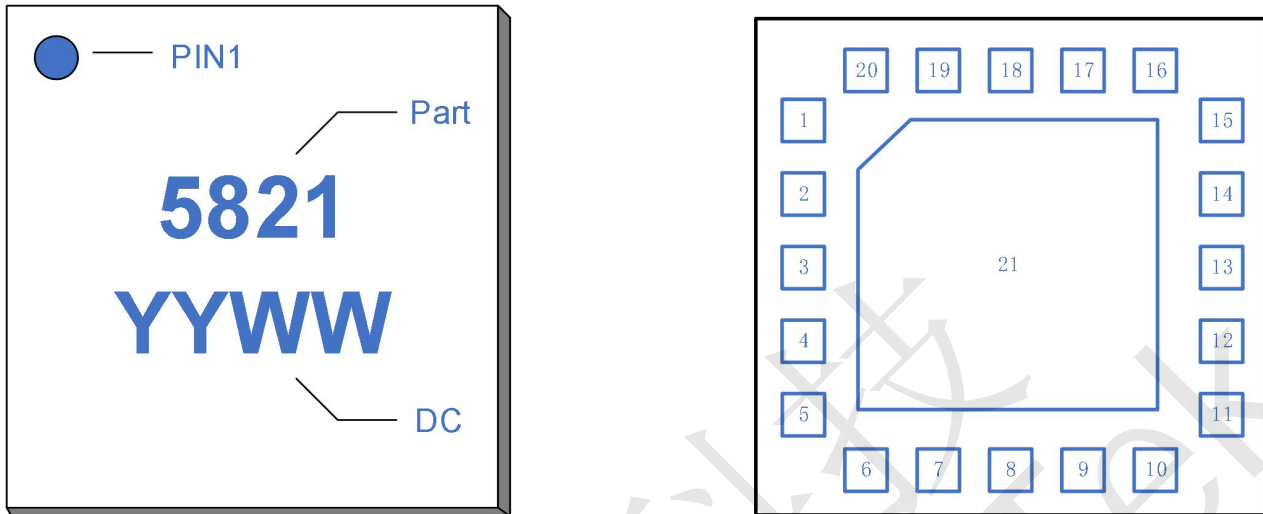


图7 pin脚定义图

FM5821 PIN 脚描述

Pin #	Name	Description	Pin #	Name	Description
1	GND	地	12	LPF_INP	中频输入差分 P
2	GND	地	13	MIX/OUTN	混频器输出差分 N
3	TX_OUT	发射功率输出口	14	MIX/OUTP	混频器输出差分 P
4	REG_SEL	NC	15	GND	地
5	GND	地	16	RX_ANT	天线接收输入口
6	XO25M_IN	25M 晶振输入	17	VDD_BAT	模拟供电电压
7	XO25M_OUT	25M 晶振输出	18	VDD_DIGT	数字供电电压
8	GND	地	19	SCL	芯片寄存器配置时钟口
9	LPF_OUTP	中频输出差分 P	20	SDA	芯片寄存器配置数据口
10	LPF_OUTN	中频输出差分 N	21	GND	地
11	LPF_INN	中频输入差分 N			



FM5821应用原理图

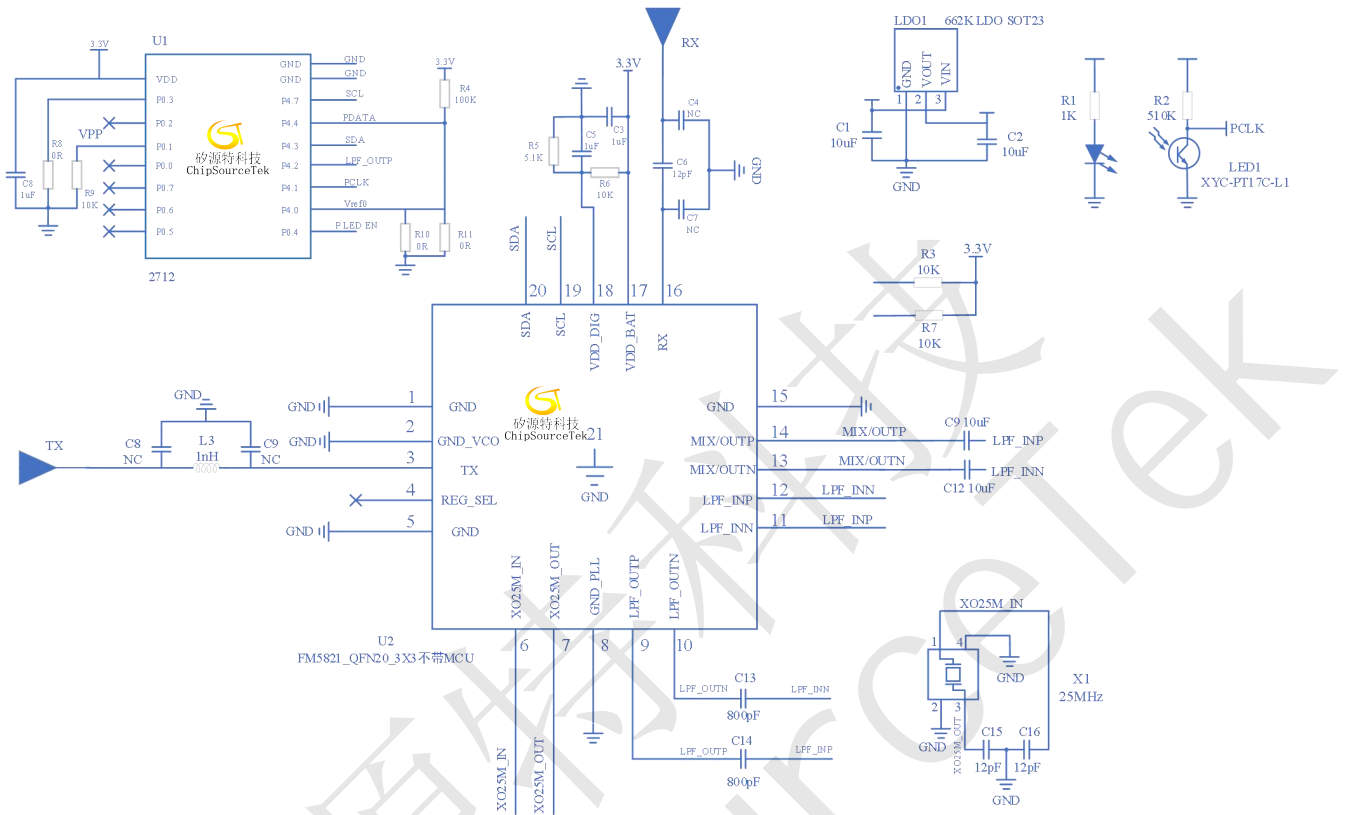


图 6 应用原理图

1. RX 天线端的 PI 形网络用来进行输入天线的匹配，当天线阻抗不匹配时可调整该网络参数以优化射频性能；
2. 关于参考时钟，默认选用 25MHz 晶体，如其它模块可提供参考时钟,可以节省掉晶体；
3. 芯片的模拟中频输出有两路，分别为 LPF_OUTP 和 LPF_OUTN，可选择其中一路进行 ADC 采样，另外一路没有使用的 IF 信号 pin 脚悬空处理即可；
4. MCU 采样模拟中频后需要通过算法将特定的工频信号滤除以减小电源工频对感应性能的影响；
5. 芯片典型供电电压为 3.3V，如果供电电压超过 3.6V，需要外加 LDO；
6. MCU 通过I2C 对芯片进行配置，如果I2C 走线较长，建议在SDA 和SCLK 上加10k 上拉电阻；

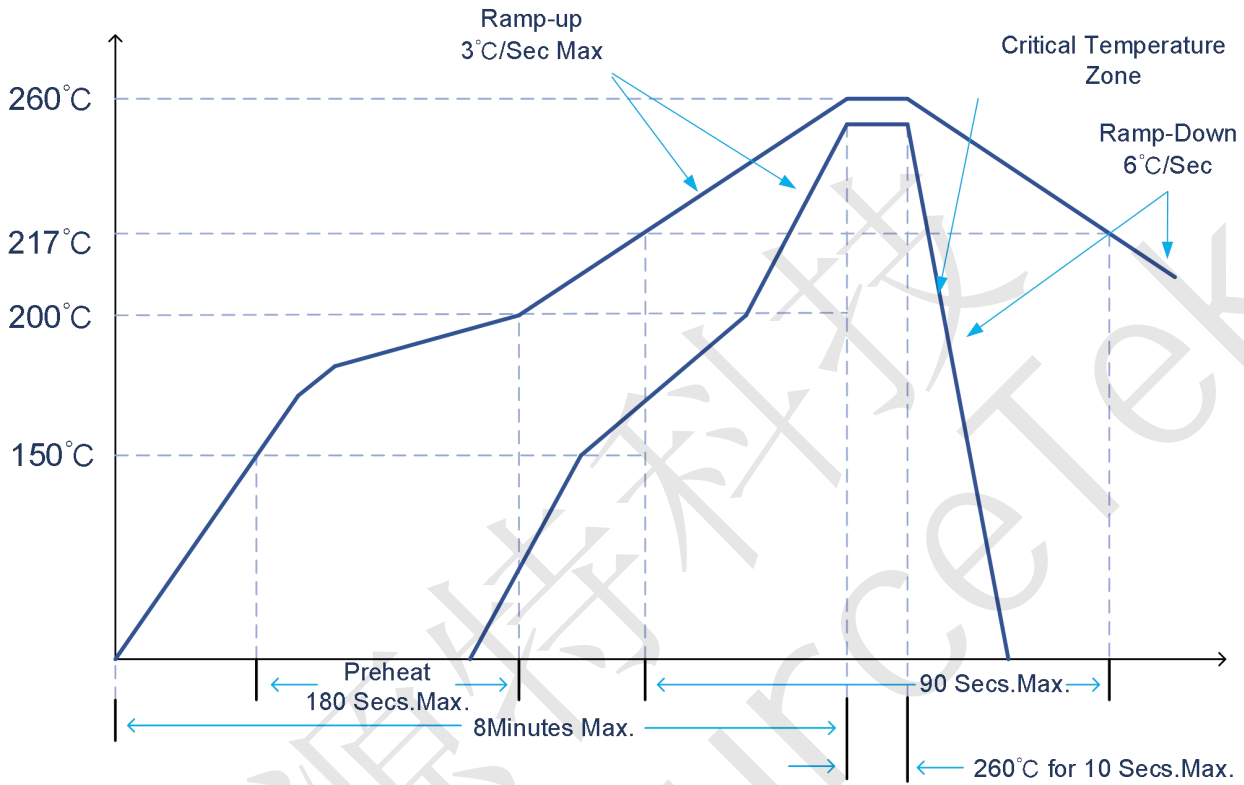


FM5821应用元件值

序号	元件名称	型号&规格	封装	数量	位置
1	贴片电感 (做阻抗匹配可调)	1.0nH \pm 0.3nH 80m Ω	0402	1	L1
2	无源晶振	25MHz \pm 10ppm 8pF	OSC-SMD_4P	1	X1
3	无极性贴片电容	1uF \pm 10% 50V	0402	3	C3, C5, C8
4	无极性贴片电容	820pF \pm 10% 50V	0402	2	C13, C14
5	无极性贴片电容	12pF \pm 10% 50V	0402	2	C6, C15, C16
6	无极性贴片电容	10uF \pm 10% 50V	0402	4	C1, C2, C9, C12
7	无极性贴片电容	NC	0402	4	C4, C7, C10, C11
8	无极性贴片电阻	RES, 510K	0402	1	R2
9	无极性贴片电阻	RES, 100K	0402	1	R4
10	无极性贴片电阻	RES, 1K	0402	1	R1
11	无极性贴片电阻	RES, 10K	0402	4	R3, R6, R7, R9
12	无极性贴片电阻	RES, 5.1K	0402	1	R5
13	无极性贴片电阻	RES, 0	0402	1	R8, R10, R11
14	光敏	XYC-PT17C-L1	0805D	1	LED1
15	贴片 LED	红色	0603	1	LED2
16	雷达芯片	FM5821	QFN20-3x3	1	U1
17	2712 单片机	2712	2712Q16	1	U2
18	LDO	Vin-5V, Vout-3.3V	LDO-SOT23	1	LDO1



FM5821回流焊曲线



NOTE: Reflow Profile with 240°C peak also acceptable.

图 10 回流焊曲线